Circuit arrangement with a switching transistor

Patent number:	EP0896417	Also published as:
Publication date:	1999-02-10	EP0896417
Inventor:	PREIS KARL-HEINRICH (DE); BORHO LOTHAR (DE); DECKER GERHARD (DE); ECKERT KLAUS (DE)	DE19734410
Applicant:	BOSCH GMBH ROBERT (DE)	EP0896417
Classification:	一個一個一個一個一個一個一個一個一個一個一個一個一個一個一個一個一個一個一個	。 (B1) (B1)
- International:	H02M3/156	36 8 (4.13 c. c. 38 38)
- european:	H02M3/156	
Application number:	EP19980112685,19980709	Cited documents:
Priority number(s):	DE19971034410 19970808	EP0464909
A transfer to	· 我是我们的一个人的一个人的一个人。	EP0665629
	李·李·李·陈·安·安·安·安·安·安·安·安·安·安·安·安·安·安·安·安·	■ UP1089916
	W. Partin M. and Mary Control of the State o	
1947	(1995年 李明 李明 医多种种原染料的原理学	*****

Abstract of EP0896417

The circuit includes a switching transistor which is controlled intermittently by a control element such as a comparator (5) to output a predetermined output current. A signal which is influenced by the bulk resistance of the switching transistor is fed to an input (a) to the control element. A control signal is fed to the other input of the control element to define the sampling characteristic of the intermittent control. The control signal has the opposite characteristic to that of the bulk resistance. This may be achieved using an NTC resistor.

Europäisches Patentamt

European Patent Office

Office européen des brevets



ĺ

(11) EP 0 896 417 A2

(12)

EUROPÄISCHE PATENTANMELDUNG

(43) Veröffentlichungstag: 10.02.1999 Patentblatt 1999/06

(51) Int. Cl.6: H02M 3/156

(21) Anmeldenummer: 98112685.7

(22) Anmeldetag: 09.07.1998

(84) Benannte Vertragsstaaten:
AT BE CH CY DE DK ES FI FR GB GR IE IT LI LU
MC NL PT SE
Benannte Erstreckungsstaaten:
AL LT LV MK RO SI

(30) Priorităt: 08.08.1997 DE 19734410

(71) Anmelder: ROBERT BOSCH GMBH 70442 Stuttgart (DE)

(72) Erfinder:Borho, Lothar77731 Willstaet (DE)

 Preis, Karl-Heinrich 77830 Buehlertal (DE)

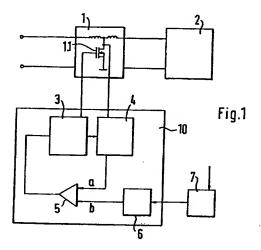
 Decker, Gerhard 77855 Achern (DE)

Eckert, Klaus
 77770 Durchbach Ebersweier (DE)

(74) Vertreter: Lochmahr, Gunnar Robert Bosch GmbH Zentralabteilung Patente Postfach 30 02 20 70442 Stuttgart (DE)

(54) Schaltungsanordnung mit einem Schalttransistor

Die Erfindung bezieht sich auf eine Schaltungsanordnung mit einem in einem ersten Schaltungsabschnitt angeordneten Schalttransistor, der über eine ein Steuerglied aufweisende Ansteuereinheit zur Abgabe eines vorgegebenen oder vorgebbaren Ausgangsstroms intermittierend angesteuert wird. Ein von einer Temperaturänderung unabhängiger Ausgangsstrom wird mit einfachen Maßnahmen dadurch erzielt, daß einem Eingang des Steuerglieds ein von dem Bahnwiderstand des Schalttransistors beeinflußtes Signal zugeführt ist, und daß einem anderen Eingang des Steuerglieds zum Bestimmen des Tastverhältnisses der intermittierenden Ansteuerung ein Steuersignal zugeführt ist, das mit einem dem Temperaturverlauf des Bahnwiderstandes entgegenwirkenden Temperaturverlauf beaufschlagt ist.



Beschreibung

Stand der Technik

[0001] Die Erfindung bezieht sich auf eine Schaltungsanordnung mit einem in einem ersten Schaltungsabschnitt angeordneten Schalttransistor, der über eine ein Steuerglied aufweisende Ansteuereinheit zur Abgabe eines vorgegebenen oder vorgebbaren Ausgangsstroms intermittierend angesteuert wird.

1

[0002] Eine Schaltungsanordnung dieser Art ist in der DE-Z "Elektor", 4/93, Seiten 41, 42, 47 und 48 angegeben. Um den Schalttransistor in Form eines Feldeffekttransistors gegen zu hohe Verlustleistung zu schützen, ist ein Widerstand mit negativem Temperaturkoeffizienten, d.h. ein NTC-Widerstand vorgesehen, der mit dem Leistungstransistor in engem thermischem Kontakt steht, um ihn bei zu hoher Verlustleistung abzuschalten. Ein derartiges Abschalten ist in vielen Fällen ungeeignet. Ähnlich wirkt auch ein auf Seite 48 dieser Literaturstelle angegebener Temperatursensor.

[0003] Der Erfindung liegt die Aufgabe zugrunde, eine Schaltungsanordnung der eingangs genannten Art bereitzustellen, deren Ausgangsstrom temperaturkompensiert auf einem vorgegebenen Wert gehalten wird. [0004] Diese Aufgabe wird mit den im Patentanspruch 1 angegebenen Merkmalen gelöst. Hiernach ist also vorgesehen, daß einem Eingang des Steuerglieds ein von dem Bahnwiderstand des Schalttransistors beeinflußtes Signal zugeführt ist, und daß einem anderen Eingang des Steuerglieds zum Bestimmen des Tastverhältnisses der intermittierenden Ansteuerung ein Steuersignal zugeführt ist, das mit einem dem Temperaturverlauf des Bahnwiderstandes entgegenwirkenden Temperaturverlauf beaufschlagt ist.

[0005] Durch die Zuführung des von dem Bahnwiderstand des Schalttransistors beeinflußten Signals zu dem einen Eingang und dem Steuersignal, das mit einem dem Temperaturverlauf des Bahnwiderstandes entgegenwirkenden Temperaturverlauf beaufschlagt ist. zu dem anderen Eingang des Steuerglieds wird das Ausgangssignal des Steuerglieds temperaturunabhängig und der von der Ansteuereinheit bestimmte Ausgangsstrom zum temperaturunabhängigen Betrieb einer Last auf einem von der Temperatur unbeeinflußten, stabilen Wert gehalten. Eine derartige Schaltung ist z.B. gut geeignet für die Ansteuerung einer Entladungslampe, die lediglich in der Anfangsphase eine erhöhte Anlaufleistung benötigt und danach in den erheblich weniger Leistung erfordernden Brennbetrieb übergeht. [0006] Ist vorgesehen, daß als Steuerglied eine Vergleicherstufe vorgesehen ist, und daß das Steuersignal an dem anderen Eingang durch einen in Abhängigkeit der Temperatur variierten Widerstandswert eines Widerstandsnetzwerks beaufschlagt ist, so wird die Temperaturkompensation mit einfachen Mitteln erzielt. [0007] Dabei bestehen einfache Maßnahmen darin. daß der Bahnwiderstand parallel zu einem ersten Ein-

gangswiderstand an den einen Eingang der Vergleicherstufe angeschlossen ist und daß an dem anderen Eingang ein Spannungsteiler aus einem weiteren Eingangswiderstand und aus einer Widerstandsgruppe mit einem temperaturabhängigen Widerstand angeschlossen ist, wobei der temperaturabhängige Widerstand leicht entsprechend einer geeigneten Kompensationskurve für den Bahnwiderstand gewählt werden kann. Insbesondere kann dabei vorgesehen sein, daß der Bahnwiderstand positiven und der temperaturabhängige Widerstand negativen Temperaturkoeffizienten besitzt und daß der eine Eingang der invertierende und der andere Eingang der nichtinvertierende Eingang der Vergleicherstufe sind. Der positive Temperaturkoeffizient des Bahnwiderstandes wird kompensiert durch den negativen Temperaturkoeffizienten des temperaturabhängigen NTC-Widerstandes.

[8000] Ein alternativer Aufbau ist dadurch gekennzeichnet, daß der Bahnwiderstand parallel zu einem ersten Eingangswiderstand an den einen Eingang der Vergleicherstufe angeschlossen ist, daß an dem anderen Eingang ein Spannungsteiler aus einem weiteren Eingangswiderstand und aus einer weiteren Widerstandsgruppe angeschlossen ist und daß der Widerstandswert der weiteren Widerstandsgruppe durch unterschiedliche Kombination in Abhängigkeit der Temperatur zugeschalteter und abgetrennter Widerstände variierbar ist. Auch dieser Aufbau ist mit relativ wenig Aufwand verbunden, wobei die Änderung des Bahnwiderstandes mit der Temperatur durch eine gegenläufige Änderung des Widerstandswertes der weiteren Widerstandsgruppe über der Temperatur kompensiert wird. Um dabei die Steuerung der weiteren Widerstandsgruppe entsprechend der den Bahnwiderstand beeinflussenden Umgebungstemperatur genauvorzunehmen, ist vorteilhaft vorgesehen, daß ein Temperaturfühler vorgesehen ist, der eine den Bahnwiderstand beeinflussende Umgebungstemperatur möglichst genau erfaßt, und daß die Kombination der Widerstände in Abhängigkeit des erfaßten Temperatursignals gesteuert wird. Der Temperaturfühler steht dabei in möglichst enger thermischer Beziehung zu dem Bahnwiderstand.

[0009] Das Steuersignal an dem anderen Eingang des Steuerglieds wird zur Vorgabe des Ausgangsstroms beispielsweise dadurch in dem von der Last benötigten zeitlichen Verlauf genau bereitstellbar, daß das Steuersignal an dem anderen Eingang des Steuergliedes von einer zentralen Steuerungseinheit bereitgestellt wird.

[0010] Eine weitere alternative Ausführungsform besteht darin; daß das Steuersignal in der zentralen Steuerungseinheit mittels eines Programms in Abhängigkeit von den Eigenschaften des Schalttransistors und der Temperatur im Bereich des Bahnwiderstands erzeug wird. Das dem anderen Eingang des Steuerglieds zugeführte Steuersignal wird dabei auf einfache Weise und den jeweiligen Erfordernissen genau ange-

50

15

1

paßt durch Software erzeugt, wobei die Eigenschaften des jeweiligen Schalttransistors und gewünschtenfalls weitere Eigenschaften der Schaltung mit einfachen Maßnahmen ohne schaltungstechnische Änderungen am Eingang des Steuerglieds berücksichtigt werden skönnen. Auch kann ein jeweiliges gewünschtes Regelverhalten mit der zentralen Steuerungseinheit vorgegeben werden, so daß Eigenarten beim Betreiben der Last in Verbindung mit dem Temperaturverlauf des Bahnwiderstandes ebenfalls berücksichtigt werden können

[0011] Die Erfindung wird nachfolgend anhand von Ausführungsbeispielen unter Bezugnahme auf die Zeichnungen näher dargestellt. Es zeigen:

- Fig. 1 ein Blockschaltbild einer Schaltungsanordnung mit einem Schalttransistor und Temperaturkompensation,
- Fig. 2 ein erstes Ausführungsbeispiel für die Temperaturkompensation
- Fig. 3 ein weiteres Ausführungsbeispiel für die Temperaturkompensation und
- Fig. 4 ein weiteres Ausführungsbeispiel für die Temperaturkompensation.

[0012] Die in Fig. 1 als Blockschaltbild dargestellte Schaltungsanordnung weist in ihrem oberen, ersten Schaltungsabschnitt einen beispielsweise an eine Autobatterie angeschlossenen DC/DC-Wandler 1 mit einem Schalttransistor 1.1 in Form eines Feldeffekt-Schalttransistors auf. An den DC/DC-Wandler ist eine zu betreibende Last 2, wie z.B. eine Entladungslampe angeschaltet.

[0013] Der DC/DC-Wandler 1 mit dem Schalttransistor 1.1 wird mit einer darunter dargestellten Ansteuereinheit 10 mit einer Ansteuerschaltung 3, einem Steuerglied in Form einer Vergleicherstufe 5, einer Bewertungsschaltung 4 und einer Pegeleinstellstufe 6 intermittierend angesteuert, um den Ausgangsstrom für die Last 2 nach Bedarf vorzugeben. Der erforderliche Ausgangsstrom wird mit einem Steuersignal einer zentralen Steuerungseinheit in Form eines Mikroprozessors bzw. Mikrocontrollers 7 gesteuert.

[0014] Je nach dem Ausgangsstrom, der der Last 2 bereitgestellt werden muß und z.B. bei eine Lampe in der anfänglichen Anlaufphase während der ersten 20 sec. eine erheblich höhere Leistung aufnimmt als in der daran anschließenden stabilen Brennphase, wird mit dem von dem Mikrocontroller 7 bestimmten Steuersignal eine Schaltschwelle an der Vergleicherstufe 5 vorgegeben. Dazu wird dem einen Eingang a der Vergleicherstufe 5 ein Signal von dem Schalttransistor 1.1 über die Bewertungsschaltung 4 zugeführt, während dem anderen Eingang b der Vergleicherstufe 5 das Steuersignal über die Pegeleinstellstufe 6 zugeführt

wird. Das Tastverhältnis des von der Vergleicherstufe 5 ausgegebenen Signals hängt zum einen von dem z.B. dreieckförmigen oder trapezförmigen Signal an dem einen Eingang a und zum anderen von dem Pegel des Steuersignals an dem anderen Eingang b ab, und das von der Vergleicherstufe 5 ausgegebene Signal wird über die Ansteuerschaftung 3 dem Gate-Anschluß des Feldeffekt-Schalttransistors 1.1 zugeführt.

Das über die Bewertungsschaltung 4 dem [0015] einen Eingang a der Vergleicherstufe 5 zugeführte Signal hängt von dem Wert des Bahnwiderstandes des Feldeffekt-Schalttransistors 1.1 ab, der seinerseits temperaturabhängig ist und z.B. bei -50 °C gegenüber Zimmertemperatur um den Faktor 0,6 niedriger ist, wahrend er bei 130 °C gegenüber Zimmertemperatur um den Faktor 2 größer ist. Je nach Typ beträgt der Bahnwiderstand bei Zimmertemperatur z.B. einige 10mQ Aufgrund der Temperaturabhängigkeit kann der von dem Mikrocontroller 7 über die Ansteuereinheit 10 bestimmte Ausgangsstrom stark verfälscht sein, so daß z.B. der von der Autobatterie entnommene Strom an Kabelbaumwiderständen und Übergangswiderständen von Kontakten einen erheblichen Spannungsabfall bewirkt, so daß die benötigte minimale Versorgungsspannung für die Schaltungsanordnung unterschritten werden kann. Auch andere negative Einflüsse auf die ordnungsgemäße Funktion der Schaltungsanordnung können sich durch die Änderung des Bahnwiderstan-

[0016] Um trotz Temperaturänderungen, die beispielsweise bei einer Lampenansteuerung insbesondere in der Anfangsphase durch eine hohe Vertustleistung auftreten können, einen von der Temperatur unabhängigen, stabilen Ausgangsstrom zu gewährleisten, sind vorliegend Maßnahmen ergriffen, mit denen der Beeinflussung des Ausgangsstroms durch Temperaturänderung entgegengewirkt wird.

In Fig. 2 ist ein erstes Ausführungsbeispiel 100171 gezeigt. Das von dem Feldeffekt-Schalttransistor 1.1 abgeleitete, von dem Bahnwiderstand beeinflußte Signal wird dem einen Eingang a in Form des invertierenden Eingangs der Vergleicherstufe 5 zugeführt und ist über einen Eingangswiderstand R1 an Masse gelegt. Wird die Bewertungsschaltung 4 als Knoten betrachtet. so liegt, wie aus den Fig. 1 und 2 ersichtlich ist, der Eingangswiderstand R1 parallel zu dem Bahnwiderstand des Feldeffekt-Schalttransistors 1.1 gegen Masse. Bei einer Erhöhung des Bahnwiderstandes infolge Temperaturerhöhung erhöht sich somit auch der an der Parallelschaltung des Bahnwiderstandes und Eingangswiderstandes R1 abfallende Spannungspegel, d.h. die Spannung an dem einen Eingang a. Dieser durch die Temperaturänderung hervorgerufenen Spannungsänderung wird dadurch entgegengewirkt, daß entsprechend der Änderung des Bahnwiderstandes mit der Temperatur an dem anderen, nichtinvertierenden Eingang b der Vergleicherstufe 5 die an einem Widerstandsnetzwerk aus Widerständen R2 bis R6 abfal-

lende Spannung ebenfalls angehoben wird, indem eine geeignete Kombination von Widerständen R4 bis R6 in Abhängigkeit der Temperaturänderung geschaltet wird. Dazu ist ein nicht gezeigter Temperaturfühler in möglichst enger thermischer Verbindung zu dem Bahnwi-Feldeffekt-Schalttransistors des vorgesehen, der ein Temperatursignal an den Mikrocontroller 7 abgibt. Über jeweils zugeordnete Ausgänge des Mikrocontrollers 7 wird die Kombination der Widerstände R4 bis R6 gewählt, so daß sich im Zusammenwirken mit dem Widerstand R3 und dem anderen Eingangswiderstand R2 ein geeigneter Spannungsteilerwert ergibt. Über den Widerstand R3 wird vom Mikrocontroller 7 aus der Sollwert für den Ausgangsstrom vorgegeben.

[0018] Ein weiteres Ausführungsbeispiel für eine Temperaturkompensation des Bahnwiderstandes des Feldeffekt-Schalttransistors 1.1 ist in Fig. 3 wiedergegeben. Entsprechend dem Ausführungsbeispiel nach Fig. 2 wird das von dem Feldeffekt-Schalttransistor 1.1 abgeleitete Signal über die Bewertungsschaltung 4 dem invertierenden einen Eingang a der Vergleicherstufe 5 zugeführt, so daß der Bahnwiderstand auch hierbei parallel gegebenenfalls mit anderen Schaltungskomponenten zu dem einen Eingangswiderstand R1 liegt. Der an dem einen Eingang a erzeugte Spannungspegel wird demgemäß in der vorstehend beschriebenen Weise durch eine temperaturabhängige Widerstandsänderung des Bahnwiderstandes beeinflußt. Zur Kompensation ist an dem anderen, nichtinvertierenden Eingang b der 30 Vergleicherstufe 5 ein Spannungsteiler aus Widerständen R7, R8, R9 und NTC angeschlossen.

[0019] Das Steuersignal des Mikrocontrollers 7 wird über diesen Spannungsteiler dem anderen Eingang b der Vergleicherstufe 5 zugeführt. Der temperaturabhängige Widerstand NTC ist in möglichst enger thermischer Nähe zu dem Bahnwiderstand des Feldeffekt-Schalttransistors 1.1 angeordnet und wird demnach gegenläufig zu dem Bahnwiderstand bei Temperaturerhöhung herabgesetzt bzw. bei Temperaturerniedrigung vergrö-Bert. Dadurch erhöht sich bei höherer Temperatur auch der Spannungspegel an dem anderen Eingang b der Vergleicherstufe 5, so daß auch hierbei ein von der Temperatur unabhängiges Tastverhältnis an dem Ausgang der Vergleicherstufe 5 und damit ein von einer Temperatur unabhängiger, konstanter Ausgangsstrom erzielt wird. Der temperaturabhängige Widerstand NTC ist entsprechend dem Temperaturverlauf des Bahnwiderstandes zur Kompensation geeignet gewählt.

[0020] Entsprechend den beschriebenen Ausführungsbeispielen sind auch ähnliche Schaltungen am Eingang der Vergleicherstufe 5 denkbar, mit denen der Änderung des Bahnwiderstandes in Abhängigkeit von der Temperatur entgegengewirkt werden kann, indem der Spannungspegel an dem anderen Eingang b der Vergleicherstufe 5 zur Kompensation der Temperaturdrift des Bahnwiderstandes geeignet in Abhängigkeit der Temperatur beeinflußt wird.

[0021] Bei einer in Fig. 4 gezeigten weiteren Ausführungsform der Schaltungsanordnung ist an dem anderen Eingang b des Steuerglieds in Form der Vergleicherstufe 5 unmittelbar oder über ein geeignetes Filterglied, das zum Beispiel einen Speicherkondensator und einen Widerstand aufweist, eine zentrale Steuerungseinheit 7 angeschlossen. Mit der zentralen Steuerungseinheit 7 kann das kompensierende Steuersignal auf einfache Weise mittels eines Programms in Abhängigkeit von dem Temperaturverlauf des Bahnwiderstandes des Schalttransistors 1.1 für die jeweils vorherrschende Temperatur erzeugt werden. Temperatur wird mittels eines geeigneten Temperaturfühlers erfaßt, wie in Fig. 4 mit einem Pfeil angedeutet. Mit der zentralen Steuerungseinheit 7 ist es auch möglich, ein günstiges Regelverhalten für die Ansteuerung der Last 2 jeweils unter Berücksichtigung der vorliegenden Temperatur einzustellen. Beispielsweise kann zum Ansteuern einer Endladungslampe das Regelverhalten in der Anlaufphase und während des Brennbetriebs mit dem Programm geeignet gewählt werden.

Patentansprüche

25

1. Schaltungsanordnung mit einem in einem ersten Schaltungsabschnitt angeordneten Schalttransistor, der über eine ein Steuerglied aufweisende Ansteuereinheit zur Abgabe eines vorgegebenen oder vorgebbaren Ausgangsstroms intermittierend angesteuert wird, dadurch gekennzeichnet,

> daß einem Eingang (a) des Steuerglieds (5) ein von dem Bahnwiderstand des Schalttransistors (1.1) beeinflußtes Signal zugeführt ist, und daß einem anderen Eingang (b) des Steuerglieds (5) zum Bestimmen des Tastverhältnisses der intermittierenden Ansteuerung ein Steuersignal zugeführt ist, das mit einem dem Temperaturverlauf des Bahnwiderstandes entgegenwirkenden Temperaturverlauf beaufschlagt ist.

Schaltungsanordnung nach Anspruch 1, dadurch gekennzeichnet,

> daß als Steuerglied eine Vergleicherstufe (5) vorgesehen ist und daß das Steuersignal an dem anderen Eingang (b) durch einen in Abhängigkeit der Temperatur variierten Widerstandswert eines Widerstandsnetzwerks (R2 bis R6; R7 bis R9, NTC) beaufschlagt ist.

Schaltungsanordnung nach Anspruch 2, dadurch gekennzeichnet,

daß der Bahnwiderstand parallel zu einem

55

45

10

20

ersten Eingangswiderstand (R1) an den einen Eingang (a) der Vergleicherstufe (5) angeschlossen ist und daß an dem anderen Eingang (b) ein Spannungsteiler aus einem weiteren Eingangswiderstand (R7) und aus einer Widerstandsgruppe (R8, R9, NTC) mit einem temperaturabhängigen Widerstand (NTC)

4. Schaltungsanordnung nach Anspruch 3, dadurch gekennzeichnet,

angeschlossen ist.

daß der Bahnwiderstand positiven und der temperaturabhängige Widerstand (NTC) negativen Temperaturkoeffizienten besitzt und daß der eine Eingang (a) der invertierende und der andere Eingang (b) der nichtinvertierende Eingang der Vergleicherstufe (5) sind.

5. Schaltungsanordnung nach Anspruch 2, dadurch gekennzeichnet,

daß der Bahnwiderstand parallel zu einem ersten Eingangswiderstand (R1) an den einen 25 Eingang (a) der Vergleicherstufe (5) angeschlossen ist,

daß an dem anderen Eingang (b) ein Spannungsteiler aus einem weiteren Eingangswiderstand (R2) und aus einer weiteren 30 Widerstandsgruppe (R3 bis R6) angeschlossen ist und

daß der Widerstandswert der weiteren Widerstandsgruppe durch unterschiedliche Kombination in Abhängigkeit der Temperatur zugeschalteter und abgetrennter Widerstände (R4, R5, R6) variierbar ist.

Schaltungsanordnung nach Anspruch 5, dadurch gekennzeichnet,

> daß ein Temperaturfühler vorgesehen ist, der eine den Bahnwiderstand beeinflussende Umgebungstemperatur möglichst genau erfaßt, und daß die Kombination der Widerstände (R4, R5, R6) in Abhängigkeit des erfaßten Temperatursignals gesteuert wird.

 Schaltungsanordnung nach einem der Ansprüche 1 50 bis 6, dadurch gekennzeichnet,

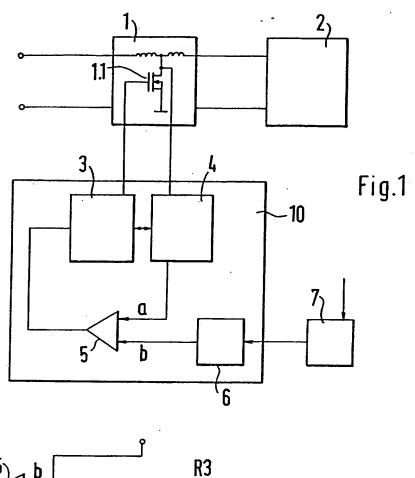
daß das Steuersignal an dem anderen Eingang
(b) des Steuergliedes (5) von einer zentralen 55
Steuerungseinheit (7) bereitgestellt wird.

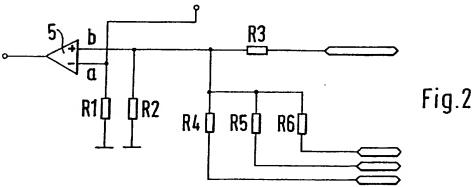
8. Schaltungsanordnung nach Anspruch 7,

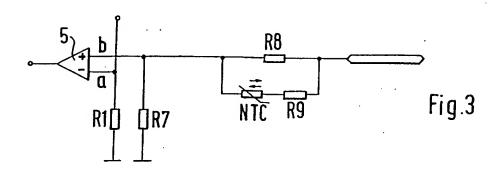
dadurch gekennzeichnet,

daß das Steuersignal in der zentralen Steuerungseinheit (7) mittels eines Programms in Abhängigkeit von den Eigenschaften des Schalttransistors (1.1) und der Temperatur im Bereich des Bahnwiderstands erzeug wird.

5







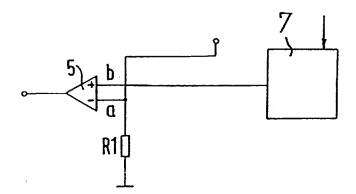


Fig.4

Ţ